# *REST AVAILABLE COPY*

#### PATENT ABSTRACTS OF JAPAN

(11) Publication number: 06150540 A

(43) Date of publication of application: 31.05.94

(51) Int. CI

G11B 20/10 G11B 27/10

(21) Application number: 04315784

(22) Date of filing: 31.10.92

(71) Applicant:

SONY CORP

(72) Inventor:

MAEDA YASUAKI NAKAMURA KOSUKE

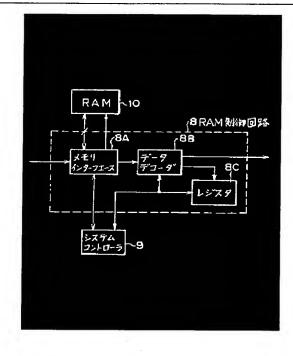
#### (54) DISK REPRODUCING DEVICE

#### (57) Abstract:

PURPOSE: To directly read out time information, etc., on data while being transferred at the optional point of time.

CONSTITUTION: When the recording data is read out of a storage means 10, the address data corresponding to the recording data are read out simultaneously as well, and are fetched and held by a temporary storage part 8c, and the time information on the main data read out of the storage means based on the address data held in the temporary storage part is obtained. Thus, the correct time information is obtained simply and easily without operating the time information based on the data amount of the recording data stored in the storage means 10.

COPYRIGHT: (C)1994,JPO&Japio



# (19)日本国特許庁(JP) (12) 公開特許公報(A)

(11)特許出願公開番号

### 特開平6-150540

(43)公開日 平成6年(1994)5月31日

(51)Int.Cl.<sup>5</sup>

識別記号

庁内整理番号

FΙ

技術表示箇所

G 1 1 B 20/10

B 7923-5D

27/10

A 8224-5D

審査請求 未請求 請求項の数3(全 8 頁)

(21)出願番号

(22)出願日

特願平4-315784

平成 4年(1992)10月31日

(71)出願人 000002185

ソニー株式会社

東京都品川区北品川6丁目7番35号

(72)発明者 前田 保旭

東京都品川区北品川6丁目7番35号ソニー

株式会社内

(72)発明者 中村 耕介

東京都品川区北品川6丁目7番35号ソニー

株式会社内

(74)代理人 弁理士 田辺 恵基

#### (54) 【発明の名称】 デイスク再生装置

### (57) 【要約】

【目的】本発明は、デイスク再生装置において、転送中 のデータに関する時間情報等を任意の時点で直接読み出 す。

【構成】記憶手段から記録データを読み出す際、記録デ ータに対応するアドレスデータも同時に読み出して一時 記憶部に取り込んで保持し、一時記憶部に保持されたア ドレスデータに基づいて記憶手段より読み出されるメイ ンデータに関する時間情報を求める。これにより記憶手 段に蓄積されている記録データのデータ量に基づいて時 間情報を演算しなくとも簡単かつ容易に正確な時間情報 を求めることができる。

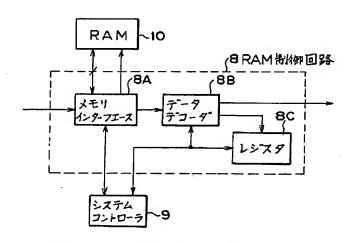


図3 RAM制御回路 8の構成

20

1

#### 【特許請求の範囲】

【請求項1】光デイスクより所定単位で読み出される記録データを記憶手段に一旦書き込んで蓄積し、当該蓄積された記録データを順次読み出ずことにより上記記録データを時系列連続に出力するデイスク再生装置において、

上記記憶手段への上記記録データの書き込み及び読み出 しを制御する記憶制御手段と、

上記記憶制御手段の動作状態を制御する制御手段とを具 え、

上記記憶手段は、上記記録データのうちメインデータを 記憶する第1のデータ領域と少なくとも上記メインデー タに関するアドレスデータを記憶する第2のデータ領域 に分割され、

上記記憶制御手段は、上記記憶手段から上記記録データを読み出す際、当該記録データより上記メインデータのみを抜き出して出力すると共に、当該記録データに対応するアドレスデータを一時記憶部に取り込んで保持し、上記制御手段は、上記一時記憶部に保持されたアドレスデータに基づいて上記記憶手段より読み出される上記メインデータに関する時間情報を求めることを特徴とするデイスク再生装置。

【請求項2】上記記憶手段は、圧縮データを上記メイン データとして記憶し、

上記記憶制御手段は、上記記憶手段から上記記録データを読み出す際、当該記録データより上記メインデータのみを抜き出してデータ伸張手段に出力すると共に、当該記録データに対応するアドレスデータを一時記憶部に取り込んで保持し、

上記制御手段は、上記一時記憶部に保持されるアドレス データに基づいて上記記憶手段より読み出される上記メインデータの圧縮率に応じた時間情報を求めることを特 徴とする請求項1に記載のデイスク再生装置。

【請求項3】上記制御手段は、上記記憶制御手段が上記記憶データを上記記憶手段に書き込む際、上記アドレスデータに上記メインデータに関する管理データを付加し、

当該管理データを上記第2の記憶領域の空き領域に記憶することを特徴とする請求項1に記載のデイスク再生装置。

#### 【発明の詳細な説明】

[0001]

【目次】以下の順序で本発明を説明する。

産業上の利用分野

従来の技術

発明が解決しようとする課題(図5及び図6) 課題を解決するための手段(図1、図3及び図4) 作用

実施例

(1) 実施例の全体構成(図1~図4)

(1-1) デイスク再生装置1の構成(図1及び図2)

(1-2) RAM制御回路8の構成(図3及び図4))

- (2) 実施例の動作及び効果
- (3) 他の実施例

発明の効果

[0002]

【産業上の利用分野】本発明はデイスク再生装置に関し、例えば光磁気デイスクに記録されたオーデイオ信号を再生するものに適用して好適なものである。

10 [0003]

【従来の技術】従来、光磁気デイスク及びコンパクトデイスクの双方より情報を再生でき、また光磁気デイスクに所望の情報を何度でも記録することができるデイスク記録再生装置やデイスク記録再生装置が考えられている。

【0004】ところでこのデイスク再生装置を光磁気デイスク等に記録されたオーデイオ信号の再生に用いる場合、外部からの振動を受け易い屋外等での使用が多く考えられるため、大きな振動が加えられてもデータの読み出しが途切れて音飛びが生じないように半導体メモリを用いて耐振性を向上させる技術が検討されている。

【0005】この耐振技術は、約5分の1に圧縮され、かつ誤り訂正処理されて記録されたオーデイオデータを光磁気デイスクより1.4 [Mbit /s] の速度で読み出し、デコードされた当該オーデイオデータを一旦ランダムアクセスメモリ(以下RAMという)に書き込む。これに続いて圧縮されたままのオーデイオデータをRAMより0.3 [Mbit /s] の速度で連続的に読み出して元のデータ長に伸張することによつて耐振性を向上させるものである。因にオーデイオデータはこのとき光磁気デイスクから間欠的に読み出されることになる。

【0006】このように実際に再生されるオーデイオデータに対して数秒先までのオーデイオデータをランダムアクセスメモリに蓄積しておくことにより、大きな振動によつてデータの取り込みができなくなつても再度の読み出しが開始されるまでは蓄積されているデータを再生することによつて音飛びの発生を未然に防止することができるようになされている。

[0007]

【発明が解決しようとする課題】ところでこのオーデイオデータの再生に用いられる光磁気デイスクには、所定のブロツク単位(以下サウンドグループという)に分割されたオーデイオデータが所定のデータ単位(以下クラスタという)ごとに記録されるデータ記録領域とデイスク情報やトラツク情報等、音楽データ以外の目次情報(TOC(Table OfContents)データ)を記憶するリードイン領域とが設けられている。

【0008】このうちデータ記録領域は記録領域の外側に設けられ、またリードイン領域は記録領域の内周側に 50 設けられている。このデータ記録領域へのデータの書き 10

20

込み及び読み出しは1クラスタの整数倍でなされる。

【0009】ここで1クラスタは36個のセクタデータによつて構成され、録音用の光磁気デイスクの場合、先頭の3セクタが冗長セクタとしてのリンクセクタLに、次の1セクタがサブデータSに、また残る32セクタが圧縮データに割り当てられている(図5(A))。

【0010】因に1セクタは先頭から12バイトのシンク領域、4バイトのヘツダ領域、4バイトのサブヘツダ領域及び2332バイトの圧縮データ領域よりなり、このうちヘツダ領域には先頭からクラスタナンバ、セクタナンバ、モードエリアがそれぞれ2バイト、1バイト、1バイトづつ割り当てられている(図6)。

【0011】このうち圧縮データ領域の1セクタには左右2つのチャンネルデータでなる5組のサウンドグループと左チャンネルデータ、又は右チャンネルデータと5組のサウンドグループが割り当てられている(図5(B)及び図5(C))。

【0012】そしてこの種のデイスク再生装置では512サンプル分、すなわち424バイトの1サウンドグループの圧縮データを1単位として取り扱つている(図5(D))。

【0013】ところでこのデイスク記録再生装置では、 再生時間を再生中に表示するには光磁気デイスクからランダムアクセスメモリにオーデイオデータを転送する際 に読み出されるヘツダアドレスとしてのクラスタアドレ スから換算される時間(分、秒)にランダムアクセスメ モリのデータの記録残量から実時間を予測して算出して いた。

【0014】このためシステムコントローラは、常時メモリのデータ残量を監視し、かつ検出された値から実時間を求めるという処理が必要となり、また振動によつて光磁気デイスクからデータを読み出せない場合には演算処理が複雑になつたり、実時間を算出できない問題があった。

【0015】本発明は以上の点を考慮してなされたもので、転送中のデータに関する時間情報等を任意の時点で直接読み出すことができるデイスク再生装置を提案しようとするものである。

#### [0016]

【課題を解決するための手段】かかる課題を解決するた 40 め本発明においては、光デイスク3より所定単位で読み出される記録データを記憶手段10に一旦書き込んで蓄積し、当該蓄積された記録データを順次読み出すことにより記録データを時系列連続に出力するデイスク再生装置において、記憶手段10への記録データの書き込み及び読み出しを制御する記憶制御手段8と、記憶制御手段8の動作状態を制御する制御手段9とを備え、記憶手段10は、記録データのうちメインデータを記憶する第1のデータ領域と少なくともメインデータに関するアドレスデータを記憶する第2のデータ領域に分割され、記憶50

制御手段8は、記憶手段10から記録データを読み出す際、当該記録データよりメインデータのみを抜き出して出力すると共に、当該記録データに対応するアドレスデータを一時記憶部8Cに取り込んで保持し、制御手段9は、一時記憶部に保持されたアドレスデータに基づいて記憶手段10より読み出されるメインデータに関する時間情報を求めるようにする。

【0017】また本発明においては、記憶手段10は、 圧縮データをメインデータとして記憶し、記憶制御手段 8は、記憶手段10から記録データを読み出す際、当該 記録データよりメインデータのみを抜き出してデータ伸 張手段11に出力すると共に、当該記録データに対応す るアドレスデータを一時記憶部8Cに取り込んで保持 し、制御手段9は、一時記憶部8Cに保持されるアドレ スデータに基づいて記憶手段より読み出されるメインデータの圧縮率に応じた時間情報を求めるようにする。

【0018】さらに本発明においては、制御手段9は、記憶制御手段8が記憶データを記憶手段10に書き込む際、アドレスデータにメインデータに関する管理データを付加し、当該管理データを第2の記憶領域の空き領域に記憶するようにする。

#### [0019]

【作用】記憶手段10から記録データを読み出す際、記録データに対応するアドレスデータを一時記憶部8Cに 取り込んで保持し、一時記憶部8Cに保持されたアドレスデータに基づいて記憶手段10より読み出されるメインデータに関する時間情報を求めることにより、記憶手段10に蓄積されている記録データのデータ量に基づいて時間情報を演算しなくとも簡単かつ容易に時間情報、例えば再生時間を求めることができる。

#### [0020]

【実施例】以下図面について、本発明の一実施例を詳述 する。

【0021】(1) 実施例の全体構成

(1-1) デイスク再生装置1の構成

図1において1は全体としてデイスク記録再生装置における再生装置を示し、スピンドルモータ2によつて回転 駆動される光磁気デイスク3に光ピツクアツプ4より光 ビームを照射し、その反射光の受光出力である再生信号 を髙周波増幅回路5によつて増幅するようになされている

【0022】デイスク再生装置1は、この増幅された再生信号をサーボ制御回路6に供給すると共にデコーダ7に供給する。ここでサーボ制御回路6は、この再生信号に基づいてスピンドルモータ2の回転速度を制御すると共に、光ピツクアツプ4のトラツキング及びフオーカス等を制御する。

【0023】これに対してデコーダ7は、再生信号を2値データに復調し、これをEFMデコード処理及び誤り 訂正処理し、訂正後の再生データを圧縮音声データとし

てRAM制御回路8に供給する。

【0024】RAM制御回路8は、圧縮音声データを入 力すると、これをマイクロコンピュータ(以下MPUと いう) でなるシステムコントローラ9が指定するRAM 10の所定のアドレスに順次転送する。またシステムコ ントローラ9が指定するRAM10の所定のアドレスか ら圧縮音声データを読み出してこれをデータ伸張回路1 1に供給するようになされている。

【0025】またRAM制御回路8は、データ伸張回路 11に供給される圧縮音声データからヘツダ及びサブへ 10 ツダを抜き出してシステムコントローラ9に与える処理 の他、システムコントローラ9によるRAM10への直 接アクセスやサウンドグループを単位とした誤り訂正 等、各種の処理を実行する。

【0026】因にこの実施例の場合、RAM10の記憶 領域は1 [Mbit] であり、44セクタ分のメインデー タと、6セクタ以上のTOC(Table Of Contents)デ ータとエラーフラグが切り分けて格納されるようになさ れている(図2)。

【0027】データ伸張回路11は、このとき 0.3 [M 20] bit /s〕で読み出されるオーデイオ圧縮データから 1.4 [Mbit /s] の音声データを復調すると、これを デイジタル/アナログ変換回路12(以下D/A変換回 路12) に供給し、音声信号に変換するようになされて

【0028】このときシステムコンロトーラ9は、デイ スク再生装置1全体の動作状態を制御すると共に、再生 データを構成する各セクタのヘツダ領域及びサブヘツダ 領域に各種の制御データを付加するようになされてい る。

【0029】システムコントローラ9は、圧縮音声デー タをRAM10に書き込む際、光磁気デイスクから読み 出しの読の際には未定義となつているモードエリアにト ラツクナンバを書き込むと共に、サブヘツダ領域にセク タ内のエラー情報やサウンドグループ単位とするオーデ イオデータの終了位置を付加して書き込む(図6)。

【0030】そしてRAM10から圧縮音声データを読 み出す場合には、各セクタの時間情報や制御情報をRA M制御回路8より読み出し、キー操作部13の指示に従 つて再生時間や残り時間をデイスプレイ14に表示する 共に再生状況を管理するようになされている。

【0031】(1-2)RAM制御回路8の構成 この実施例の場合、RAM制御回路8は図3に示すよう に構成されており、圧縮音声データを入力すると、これ をシステムコントローラ9が指定するRAM10の所定 のアドレスにRAMインターフエース8Aを介して順次 転送するようになされている。

【0032】またRAM制御回路8は、システムコント ローラ9が指定するRAM10の所定のアドレスから圧 供給する。ここでデータ復調回路8日は、システムコン トローラ9より入力される8ビツトの制御データに基づ いてデータの転送及びヘツダデータの取り込みを切り換 えるようになされている。

【0033】この実施例の場合、制御データの1ビツト 目はデータ転送の開始を指示するフラグに割り当てられ ており、また2ビツト目はヘツダデータの読み込み指示 フラグに割り当てられており、共にビツトが「1」のと きが「有効」に設定されている。

【0034】従つてRAM制御回路8は、2つのフラグ が共に「1」のとき、圧縮音声データよりヘツダ及びサ ブヘツダを抜き出してレジスタ80に保持すると共に、 これに続く2332バイトの圧縮音声データをデータ伸 張回路11に供給するようになされている。

【0035】これに対して1ビツト目のフラグのみが 「1」のとき、RAM制御回路8は、オーデイオ圧縮デ ータのみをデータ伸張回路 1 1 に供給するようになされ ている。

【0036】(2) 実施例の動作及び効果

以上の構成において、光磁気デイスク再生装置1は、光 磁気デイスク3から記憶データの読み出しを開始する と、システムコントローラ9の制御に従いRAM10の データ残量に基づいて再生データを間欠的に読み出す。 このとき光磁気デイスク再生装置1は、再生データを 1.4 [Mbit /s] の転送速度によつてを読み出すと、デ コーダ7に入力し、エラー訂正のための復号化処理(パ リテイ削除及びデインターリーブ処理)及びEFM(8 -14変調)復調処理等を実行する。

【0037】その後、光磁気デイスク再生装置1はこの 30 圧縮オーデイオデータをメモリインターフエース8Aを 介してRAM10に一旦書き込むことにより現在再生中 のオーデイオデータに対して数秒先のデータを蓄積す る。これと同時に光磁気デイスク再生装置1は、システ ムコントローラ9によつて指定されたアドレスから圧縮 オーデイオデータと共にヘツダデータを読み出すとメモ リインターフエース8Aを介してデータデコーダ8Bに 転送する。

【0038】ここで制御データによつてヘツダデータの 取り込みが設定されている場合(すなわち制御データの 2ビツト目が論理「1」に設定されている場合)、デー タデコーダ8 Bはシンクデータに続く最初の4 バイトを レジスタ80の転送ヘツダ用レジスタ801に取り込 み、続いて読み出される4バイトを転送サブへツダレジ スタ802に取り込む。さらに続く9バイト目以降は圧 縮音声データとしてデータ伸張回路11に転送する。

【0039】このとき転送ヘツダ用レジスタ8C1には 現在再生中のオーデイオデータのクラスタアドレスとセ クタアドレスそのものが保持される。従つてデイスプレ イ15に現在再生中にあるデータの再生時間を表示する 縮音声データを読み出してこれをデータ復調回路8Bに 50 場合には、転送ヘツダ用レジスタ8C1に格納されてい

るヘツダアドレスからTOCに格納されている曲のスタートアドレスを引くことによつて曲の始めから現在までセクタが何番目のセクタであるかを求め、これに1セクタ当たりの再生時間(すなわち 64.34 [秒])を掛ければ良い。

【0040】同様に全曲通じての再生時間を求めたい場合には、TOCから読み出される全曲通じてのスタートアドレスと現在再生中のヘツダアドレスとの差分にの単位セクタ当たりの再生時間を乗算すれば良く、残りの再生時間も同様に求めれば良い。

【0041】これにより従来の場合とは異なり、任意の時点で再生データに関する正確な時間情報の演算を簡易な演算によつて求めることができる。またモードエリアには、再生中のオーデイオデータが記録されたトラツクナンバが付されているためこれを用いた情報管理もできる。

【0042】またこの実施例の場合、転送サブへツダ用レジスタ8C2にはセクタを構成するサウンドグループ単位の管理情報及びエラー情報が保持されることになるため、例えば再生対象である曲がセクタの途中から始まる場合や終了する場合、システムコントローラ9はこの転送サブへツダ用レジスタ8C2に割り当てられたデータに基づいてセクタの開始から曲に関するサウンドグループ現れるまでの期間や曲の終了後次のセクタまでデータの出力をミユートすることもできる。

【0043】また同様にエラーのあるサウンドグループのデータのみミュートすることもでき、従来のようにエラーが発生したサウンドグループが1つしかない場合にもセクタ全体がミュートされるようなおそれを有効に回避することができる。

【0044】このような各種の処理が終了後、光磁気デイスク再生装置1は、約5分の1に圧縮されている圧縮音声データをデータ伸張回路11によつて元のデータ長のオーデイオデータに復調してD/A変換回路12を介してアナログ信号に変換し、後段の信号処理系を介してスピーカより再生する。

【0045】以上の構成によれば、RAM10から圧縮オーデイオデータを読み出してデータ伸張回路に出力する場合、圧縮オーデイオデータと共にセクタのヘツダデータを同時に読み出し、当該ヘツダデータを次のセクタが転送されるまでの間レジスタ8Cに保持させることにより、システムコントローラ9は圧縮オーデイオデータに関するセクタ情報及びサウンドグループ情報を任意の時点で読み出すことができる。

【0046】これにより圧縮オーデイオデータの再生時間を求めたい場合にも、従来のようにRAM10に蓄えられたデータ量を監視し、当該データ量と処理対象とは異なる時点の時間情報に基づいて算出しなくとも求めることができ、システムコントローラ9によるセクタデータに対する管理を一段と容易にすることができる。

【0047】(3)他の実施例

なお上述の実施例においては、光磁気デイスクより約5分の1に圧縮した圧縮音声データを再生する場合について述べたが、本発明はこれに限らず、圧縮率は他の値でも良く、また圧縮していない音声データを読み出す場合にも広く適用し得る。このとき時間情報は圧縮率に応じて求めれば良い。

【0048】また上述の実施例においては、光磁気デイスクより圧縮音声データを再生する場合について述べたが、本発明はこれに限らず、光デイスクより圧縮音声データを再生する場合にも広く適用し得る。

【0049】さらに上述の実施例においては、圧縮音声 データを読み出す際にヘツダデータも同時に読み出す場 合について述べたが、本発明はこれに限らず、読み出さ なくとも良い。

【0050】さらに上述の実施例においては、システムコントローラ9による制御データを8ビツトとする場合について述べたが、本発明はこれに限らず、他のビツト数でも良く、またデータの転送及びヘツダデータのロード以外の処理を制御して良い。

【0051】さらに上述の実施例においては、ヘツダに 書き込まれたセクタのアドレスデータに基づいて圧縮音 声データの再生時間を求める場合について述べたが、本 発明はこれに限らず、残り時間等を求めても良い。

[0052]

【発明の効果】上述のように本発明によれば、記憶手段から記録データを読み出す際、記録データに対応するアドレスデータを一時記憶手段に取り込んで保持し、一時記憶部に保持されたアドレスデータに基づいて記憶手段より読み出されるメインデータに関する時間情報を求める。これにより記憶手段に蓄積されている記録データのデータ量に基づいて時間情報を演算しなくとも簡単かつ容易に時間情報を求めることができる。

#### 【図面の簡単な説明】

【図1】本発明によるデイスク再生装置の一実施例を示すブロック図である。

【図2】 ランダムアクセスメモリに記録されるデータのメモリマツプを示す略線図である。

【図3】ランダムアクセスメモリ制御回路の構成を示す ブロツク図である。

【図4】システムコントローラより出力される制御データのデータ構造を示す略線図である。

【図5】クラスタのデータ構造を示す略線図である。

【図6】セクタのデータ構造を示す略線図である。

【符号の説明】

1……データ再生装置、2……スピンドルモータ、3… …光磁気デイスク、4……光ピツクアツプ、7……デコ ーダ、8……ランダムアクセスメモリ制御回路、9…… システムコントローラ、10……ランダムアクセスメモ 50 リ、11……データ伸張回路。

【図1】

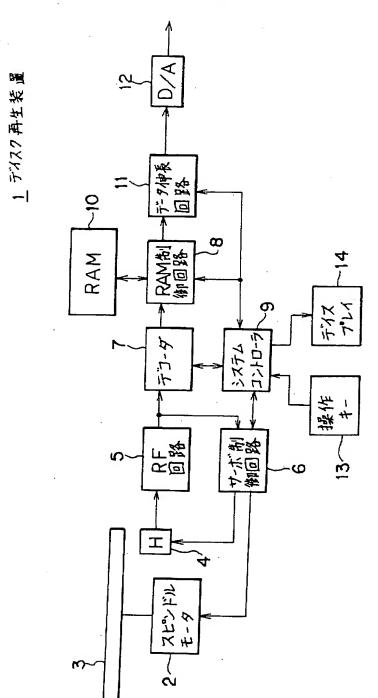


図1 実施例の 全体構成

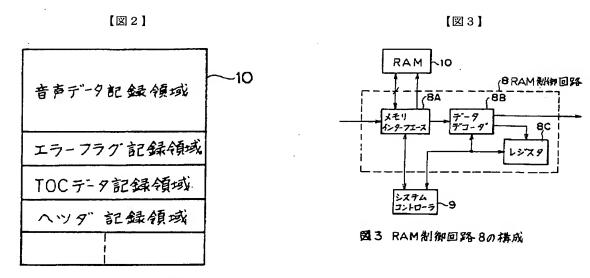


図2 RAMの記録領域

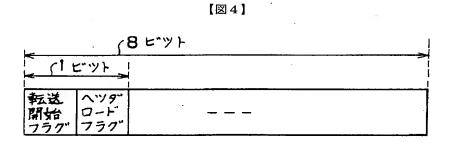
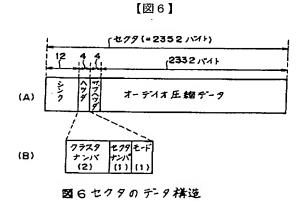


図4 制御データ



## 【図5】

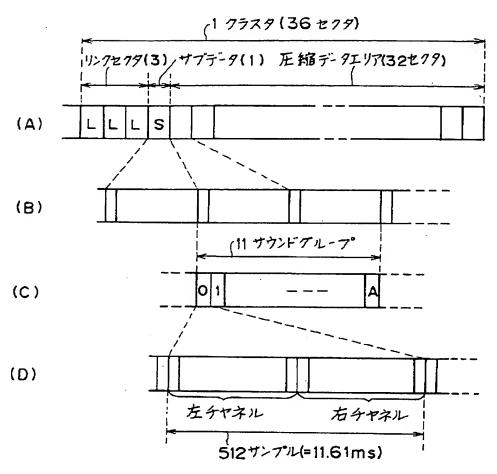


図5 クラスタの データ 構造

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第4区分

【発行日】平成13年2月23日(2001.2.23)

【公開番号】特開平6-150540

【公開日】平成6年5月31日(1994.5.31)

【年通号数】公開特許公報6-1506

【出願番号】特願平4-315784

【国際特許分類第7版】

G11B 20/10

27/10

[FI]

G11B 20/10

27/10

Δ

#### 【手続補正書】

【提出日】平成11年10月29日(1999.10. 29)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正内容】

【発明の名称】

メモリ制御回路及びデイスク再生装

#### 置

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】デイスクから再生された所定単位でブロック化された記録データを記憶する第1の記録領域と上記記録データに関する少なくともアドレスデータを管理する管理データを記憶する第2の記憶領域とからなる第1のメモリ手段と、

上記第1のメモリ手段の所定アドレスを指定するために アドレス及びコマンドを転送する制御手段と、

上記制御手段によつて転送されたアドレス及びコマンド に基づいて上記第1のメモリ手段に蓄積された記録デー タ又は上記管理データを読出制御又は書込制御するメモ リ制御手段と、

上記制御手段によつて指定される上記第1のメモリ手段 内の第2の記録領域に含まれるアドレスデータを読み出 して一旦記憶する第2のメモリ手段と、

上記第2のメモリ手段に記憶されたアドレスデータに基づいて時間情報を演算する演算手段と

<u>を具えることを特徴とするメモリ制御回路。</u>

【請求項2】デイスクから記録データ及び上記記録データに付与されたアドレスデータを再生する再生手段と、

<u>上記再生手段によつて再生された記録データ及びアドレ</u>スデータを一旦蓄積する第1のメモリ手段と、

上記第1のメモリ手段の所定アドレスを指定するために アドレス及びコマンドを転送する制御手段と、

上記制御手段によつて転送されたアドレス及びコマンド に基づいて上記第1のメモリ手段に蓄積された記録デー タ又は上記アドレスデータを読出制御又は書込制御する メモリ制御手段と、

上記制御手段によつて指定される上記第1のメモリ手段 内のアドレスデータを読み出して一旦記憶する第2のメ モリ手段と、

<u>上記第2のメモリ手段に記憶されたアドレスデータに基</u>づいて時間情報を演算する演算手段と、

<u>上記演算手段によって演算された時間情報を表示する表</u> 示手段と

を具えることを特徴とするデイスク再生装置。

【手続補正3】

【補正対象書類名】明細書

【補正対象項目名】 0 0 0 2

【補正方法】変更

【補正内容】

[0002]

【産業上の利用分野】本発明はメモリ制御回路及びデイスク再生装置に関し、例えば光磁気デイスクに記録されたオーデイオ信号を再生するものに適用して好適なものである。

【手続補正4】

【補正対象書類名】明細書

【補正対象項目名】0015

【補正方法】変更

【補正内容】

【0015】本発明は以上の点を考慮してなされたもので、転送中のデータに関する時間情報等を任意の時点で直接読み出すことができるメモリ制御回路及びデイスク

再生装置を提案しようとするものである。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0016

【補正方法】変更

【補正内容】

[0016]

【課題を解決するための手段】かかる課題を解決するた め本発明においては、デイスク3から再生された所定単 位でブロツク化された記録データを記憶する第1の記録 領域と記録データに関する少なくともアドレスデータを 管理する管理データを記憶する第2の記憶領域とからな る第1のメモリ手段10と、第1のメモリ手段10の所 定アドレスを指定するためにアドレス及びコマンドを転 送する制御手段9と、制御手段9によつて転送されたア ドレス及びコマンドに基づいて第1のメモリ手段10に 蓄積された記録データ又は管理データを読出制御又は書 込制御するメモリ制御手段8と、制御手段9によつて指 定される第1のメモリ手段10内の第2の記録領域に含 まれるアドレスデータを読み出して一旦記憶する第2の メモリ手段8Cと、第2のメモリ手段8Cに記憶された アドレスデータに基づいて時間情報を演算する演算手段 9とを設けるようにした。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0017

【補正方法】変更

【補正内容】

【0017】また本発明においては、デイスク3から記録データ及び記録データに付与されたアドレスデータを再生する再生手段4、5と、再生手段4、5によつて再生された記録データ及びアドレスデータを一旦蓄積する第1のメモリ手段10と、第1のメモリ手段10の所定アドレスを指定するためにアドレス及びコマンドを転送する制御手段9と、制御手段9によつて転送されたアドレス及びコマンドに基づいて第1のメモリ手段10に蓄積された記録データ又はアドレスデータを読出制御又は書込制御するメモリ制御手段8と、制御手段9によつて指定される第1のメモリ手段10内のアドレスデータを読み出して一旦記憶する第2のメモリ手段8Cと、第2

のメモリ手段8Cに記憶されたアドレスデータに基づいて時間情報を演算する演算手段9と、演算手段9によつて演算された時間情報を表示する表示手段14とを設けるようにした。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0018

【補正方法】削除

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0019

【補正方法】変更

【補正内容】

[0019]

【作用】第1のメモリ手段10から記録データを読み出す際、記録データに対応するアドレスデータを第2のメモリ手段8Cに取り込んで保持し、第2のメモリ手段8Cに保持されたアドレスデータに基づいて第1のメモリ手段10より読み出されるメインデータに関する時間情報を求めることにより、第1のメモリ手段10に蓄積されている記録データのデータ量に基づいて時間情報を演算しなくとも簡単かつ容易に時間情報、例えば再生時間を求めることができる。

【手続補正9】

【補正対象書類名】明細書

【補正対象項目名】 0 0 5 2

【補正方法】変更

【補正内容】

[0052]

【発明の効果】上述のように本発明によれば、第1のメモリ手段から記録データを読み出す際、記録データに対応するアドレスデータを第2のメモリ手段に取り込んで保持し、第2のメモリ手段に保持されたアドレスデータに基づいて第1のメモリ手段より読み出されるメインデータに関する時間情報を求める。これにより第1のメモリ手段に蓄積されている記録データのデータ量に基づいて時間情報を演算しなくとも簡単かつ容易に時間情報、例えば再生時間を求めることができるメモリ制御回路及びデイスク再生装置を実現できる。